



3 Pin Assignment

3.1 SiS963L Pin Assignment (Top View Left Side)

	1	2	3	4	5	6	7	8	9	10																					
A	GPIO19	AC_SDIN0	AUXOK	RXD3	RXD1	TXCLK	RXCLK	OSC25MHI	OSC25MHO	IPB_OUT1																					
B	GPIO13	GPIO20	GPIO10	TXD3	RXD2	TXEN	COL	MIIAVSS	MIIAVDD	IPB_OUT0																					
C	RTCVDD	OSC32KHI	PCIRST#	GPIO7	MDC	TXD2	RXDV	RXER	NC	NC																					
D	PWROK	OSC32KHO	BATOK	GPIO12	AC_SDIN1	AC_RESET#	TXD1	RXD0	NC	NC																					
E	PREQ2#	INTC#	INTA#	RTCVSS	GPIO14	GPIO9	MDIO	TXD0	CRS	NC																					
F	PREQ4#	PREQ3#	PREQ0#	INTB#	GPIO11		OVDD_AUX	PVDD_AUX	IVDD_AUX	OVDD_AUX																					
G	PGNT3#	PGNT2#	PGNT1#	INTD#	ENTEST	IVDD	<table border="1"> <tr><td>VSS</td><td>VSS</td><td>VSS</td></tr> <tr><td>VSS</td><td>VSS</td><td>VSS</td></tr> <tr><td>VSS</td><td>VSS</td><td>VSS</td></tr> <tr><td>VSS</td><td>VSS</td><td>VSS</td></tr> <tr><td>VSS</td><td>VSS</td><td>VSS</td></tr> <tr><td>VSS</td><td>VSS</td><td>VSS</td></tr> <tr><td>VSS</td><td>VSS</td><td>VSS</td></tr> </table>				VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS	VSS
VSS	VSS	VSS																													
VSS	VSS	VSS																													
VSS	VSS	VSS																													
VSS	VSS	VSS																													
VSS	VSS	VSS																													
VSS	VSS	VSS																													
VSS	VSS	VSS																													
H	AD28	AD29	PGNT4#	PGNT0#	PREQ1#	OVDD																									
J	AD24	AD25	AD27	AD30	AD31	PVDD																									
K	AD20	AD22	C/BE3#	AD26	AD23	OVDD																									
L	AD19	AD16	AD21	AD18	AD17	IVDD																									
M	IRDY#	TRDY#	FRAME#	C/BE2#	SERR#	OVDD																									
N	DEVSEL#	PLOCK#	PAR	STOP#	AD15	PVDD																									
P	C/BE1#	AD14	AD13	AD12	AD7	OVDD																									
R	AD9	AD11	AD10	C/BE0#	AD2	IVDD	OVDD	PVDD	OVDD	IVDD																					
T	AD8	AD6	AD3	GPIO2	AC_SYNC	GPIO3	LAD1	GPIO1	IDA3	IDA14																					
U	AD5	AD4	AD1	GPIO6	GPIO5	LAD2	LDRQ#	IDA9	IDA12	IDA0																					
V	AD0	GPIO0	SPK	USBCLK48M	LAD0	SIRQ	IDA5	IDA11	IDA1	IDREQA																					
W	GPIO4	AC_SDOUT	OSCI	LFRAME#	LAD3	IDA8	IDA10	IDA2	IDA15	ICHRDYA																					
Y	AC_BIT_CLK	PCICLK	IDEAVDD	IDEAVSS	IDA7	IDA6	IDA4	IDA13	IIOWA#	IDACKA#																					
	1	2	3	4	5	6	7	8	9	10																					



3.2 SiS963L Pin Assignment (Top View Right Side)

11	12	13	14	15	16	17	18	19	20				
NC	NC	NC	PWRBTN#	ACPILED	GPIO16	OSC12MHO	USBPVDD	NC	NC	A			
NC	NC	NC	PME#	GPIO18	OSC12MHI	USBVSS	UV0+	USBVSS	USBREFAVDD	B			
NC	NC	NC	GPIO8	USBPVSS	IVDD_AUX	IVDD_AUX	UV0-	NC	GPIO24 (EECS)	C			
NC	NC	GPIO17	PSON#	UV2-	USBVDD	USBVDD	UV1+	UV1-	GPIO22 (EEDI)	D			
NC	NC	GPIO15	UV2+	UV4-	UV4+	USBVDD	UV3+	USBVSS	GPIO23 (EEDO)	E			
OVDD_AUX	IVDD_AUX	PVDD_AUX	OVDD_AUX	OVDD_AUX	USBREF	USBVDD	UV3-	USBVSS	GPIO21 (EESK)	F			
				VDDZ	OC5#	OC1#	UV5+	UV5-	OC0#	G			
				IVDD	OC3#	OC4#	ZAD15	ZAD14	ZAD12	H			
VSS	VSS	VSS					VDDZ	OC2#	VSSZ	ZAD13	VDDZ	ZSTB1	J
VSS	VSS	VSSZ					PVDDZ	ZAD11	ZAD10	ZAD8	ZAD9	ZSTB1#	K
VSS	VSSZ	VSSZ					VDDZ	ZAD5	VSSZ	ZAD7	VDDZ	ZAD6	L
VSS	VSSZ	VSSZ					IVDD	ZAD3	ZAD2	ZAD0	ZSTB0	ZAD4	M
VSS	VSS	VSS					VDDZ	ZUREQ	ZDREQ	ZCMP_N	ZAD1	ZSTB0#	N
				VTT	A20M#	VSSZ	VSSZCMP	VDDZ	ZAD16			P	
OVDD	PVDD	OVDD	IVDD	VTT	INTR	SMI#	ZCMP_P	VDDZCMP	ZVREF			R	
IDSAA2	IDECSA1#	IDB5	IIOB#	IDSAB1	IIRQB	FERR#	INIT#	Z4XAVSS	Z4XAVDD			T	
IDSAA1	CBLIDA	IDB10	IDB2	IDB15	IDECSB1#	CBLIDB	IGNNE#	Z1XAVSS	Z1XAVDD			U	
IIOA#	IDECSA0#	IDB4	IDB12	IDB1	IDACKB#	IDSAB0	APICD0	CPUSLP#	ZCLK			V	
IDSAA0	IDB8	IDB9	IDB3	IDB13	IIOWB#	ICHRDYB	IDECSB0#	APICD1	STPCLK#			W	
IIRQA	IDB7	IDB6	IDB11	IDB14	IDB0	IDREQB	IDSAB2	APICCK	NMI			Y	